





5.00 crédits

30.0 h + 30.0 h

Q2

| | |
|---|--|
| Enseignants | Pelsser Cristel ; |
| Langue d'enseignement | Anglais > Facilités pour suivre le cours en français |
| Lieu du cours | Louvain-la-Neuve |
| Thèmes abordés | <ul style="list-style-type: none"> • Introduction au Verilog (pour les étudiants qui n'ont pas suivi LELEC 2531) • Les processeurs embarqués et les «soft-cores» de type Nios ou MicroBlaze sur FPGA • Les périphériques standards d'un processeur et développement d'un périphérique dédié • Ajout d'instructions spécialisées («custom instructions») à l'architecture du processeur • Architecture d'un système dual-core. Problématique de la communication entre cores • Systèmes d'exploitation temps-réel : caractérisation et comparaison • Etude approfondie d'un OS temps réel open-source (exemple MicroC-OS/II) • Méthodologie de programmation d'une application sur un OS temps-réel • Linux embarqué. Développement de driver • Mise en oeuvre d'une module Wifi connecté à la carte FPGA |
| Acquis d'apprentissage | <p>Eu égard au référentiel AA du programme « Master ingénieur civil en informatique », ce cours contribue au développement, à l'acquisition et à l'évaluation des acquis d'apprentissage suivants :</p> <ul style="list-style-type: none"> • INFO1.1-3 • INFO2.2-4 • INFO5.2, INFO5.4-5 • INFO6.3 <p>Eu égard au référentiel AA du programme « Master [120] en sciences informatiques », ce cours contribue au développement, à l'acquisition et à l'évaluation des acquis d'apprentissage suivants :</p> <p>1</p> <ul style="list-style-type: none"> • SINF1.M1 • SINF2.2-4 • SINF5.2, SINF5.4-5 • SINF6.3 <p>Les étudiants ayant suivi avec fruit ce cours seront capables de</p> <ul style="list-style-type: none"> • mettre en oeuvre un système multi-cœur sur FPGA à partir d'un soft-core de type Nios ou MicroBlaze incluant les périphériques, les mémoires, les caches, ... • faire un choix argumenté entre des OS temps réel tournant sur un système multi-cœur. • utiliser un OS temps réel tournant sur un systèmes multi-cœur en tirant avantage de ces forces • programmer de manière efficace une application avec des contraintes temps-réel en mettant en oeuvre une méthodologie rigoureuse. <p>----</p> <p><i>La contribution de cette UE au développement et à la maîtrise des compétences et acquis du (des) programme(s) est accessible à la fin de cette fiche, dans la partie « Programmes/formations proposant cette unité d'enseignement (UE) ».</i></p> |
| Modes d'évaluation des acquis des étudiants | <p>En raison de la crise du COVID-19, les informations de cette rubrique sont particulièrement susceptibles d'être modifiées. L'évaluation se base sur 3 notes: deux évaluations intermédiaires ainsi qu'une évaluation finale durant la session de juin. Les évaluations intermédiaires comptent chacune pour 1/4 de la note finale. L'évaluation finale compte pour 2/4.</p> <p>En cas de seconde session, la note de seconde session remplace toutes les notes obtenues précédemment.</p> |
| Méthodes d'enseignement | <p>En raison de la crise du COVID-19, les informations de cette rubrique sont particulièrement susceptibles d'être modifiées. Le dispositif pédagogique comporte des séances de cours magistral où les principales thématiques sont expliquées. La mise en application se fait au travers de missions que les étudiants réalisent seuls ou en groupe. Du matériel sera prêté à chaque étudiant inscrit au cours afin qu'il puisse développer une expertise personnelle.</p> |
| Contenu | <ul style="list-style-type: none"> • Les processeurs embarqués • Les périphériques standards d'un processeur et développement d'un périphérique dédié • Architecture d'un système multi-core. Problématique de la communication entre cores • Systèmes d'exploitation temps-réel : caractérisation et comparaison • Etude approfondie d'un OS temps réel open-source • Méthodologie de programmation d'une application sur un OS temps-réel • Linux embarqué. • Sécurité des systèmes embarqués |

| | |
|------------------------------|---|
| | <ul style="list-style-type: none"> • Programmation sécurisée avec Rust pour les systèmes embarqués <p>FPGA et Verilog ne seront pas enseignés cette année.</p> |
| Ressources en ligne | https://moodle.uclouvain.be/course/view.php?id=558 |
| Bibliographie | <ul style="list-style-type: none"> • Real-time Operating Systems Book 1 - The Theory Jim Cooling - Lindentree Associates 2017 - ISBN: 9781 5496 0894 0 |
| Autres infos | <p>Préalables:</p> <p>Une connaissance préalable en architecture des ordinateurs ainsi qu'en programmation est requise.</p> |
| Faculté ou entité en charge: | INFO |

| Programmes / formations proposant cette unité d'enseignement (UE) | | | | |
|--|--------|---------|-----------|---|
| Intitulé du programme | Sigle | Crédits | Prérequis | Acquis d'apprentissage |
| Master [120] : ingénieur civil électricien | ELEC2M | 5 | |  |
| Master [120] : ingénieur civil en informatique | INFO2M | 5 | |  |
| Master [120] en sciences informatiques | SINF2M | 5 | |  |
| Master [120] : ingénieur civil électromécanicien | ELME2M | 5 | |  |