

5.00 crédits	30.0 h + 30.0 h	Q2
--------------	-----------------	----



Cette unité d'enseignement n'est pas accessible aux étudiants d'échange !

Enseignants	Andraud Martin ;Bonaventure Olivier ;
Langue d'enseignement	Français
Lieu du cours	Charleroi
Préalables	Aucun
Thèmes abordés	<p>Le cours vise à présenter aux étudiants les principes de fonctionnement des ordinateurs pour leur permettre de comprendre comment leurs programmes sont exécutés sur un ordinateur simple.</p> <ul style="list-style-type: none"> • Représentation de l'information sous forme binaire (nombres entiers et réels, caractères, ...) • Logique combinatoire (portes logiques, construction de circuits simples) • Gestion de la mémoire (RAM, ROM, ...) • Circuits digitaux synchrones et rôle de l'horloge • Construction d'un microprocesseur simple • Entrées-Sorties et dispositifs de stockage • Langage d'assemblage
Acquis d'apprentissage	<p>A la fin de cette unité d'enseignement, l'étudiant est capable de :</p> <ol style="list-style-type: none"> 1 • Décrire les composants principaux d'un ordinateur et leur rôle; • Expliquer comment l'information et les programmes sont représentés en mémoire; • Concevoir un petit circuit logique implémentant une fonction combinatoire simple; • Lire et écrire des programmes simples en assembleur.

Modes d'évaluation des acquis des étudiants	<p>Première session</p> <p>La note sera répartie entre les deux parties du cours : 50% pour la partie « assembleur » et 50% pour la partie électronique.</p> <p>Partie Assembleur</p> <p>Pour la partie assembleur, la note sera calculée sur base :</p> <ul style="list-style-type: none"> • de l'examen final sur INGINIOUS (40% de la note du cours). • de l'évaluation continue via des interrogations au cours magistral et la participation aux projets inginius (10% de la note finale) <p>Une interro INGINIOUS sera proposée à mi-semester. Cette interro sera semblable à l'examen final, et sera dispensatoire : les étudiants qui auront obtenu plus de 10/20 pour la partie assembleur (cotation permanente et interro INGINIOUS combinés) seront automatiquement dispensés de l'examen INGINIOUS et ne présenteront que la partie "électronique" en session (cfr ci-dessous).</p> <p>Un étudiant dispensé suite à l'interro INGINIOUS qui souhaite malgré tout présenter l'examen doit en faire la demande par mail auprès des professeurs avant la fin du semestre. S'il représente l'examen, c'est le résultat de cette épreuve qui interviendra pour le calcul final. La note de l'interrogation dispensatoire ne sera plus prise en compte.</p> <p>Partie Électronique</p> <p>La partie « électronique » sera évaluée uniquement via l'examen final, et comptera pour 50% de la note totale.</p> <p>Seconde session</p> <ul style="list-style-type: none"> • Examen uniquement - l'évaluation continue ne compte plus en seconde session. La pondération sera de 50% pour chacune des deux parties du cours. • Si une des deux parties (assembleur ou électronique) a été réussie en première session (note $\geq 10/20$), l'étudiant sera automatiquement dispensé de la partie correspondante. S'il souhaite malgré tout re-présenter cette partie en seconde session, il doit en faire la demande par mail auprès des professeurs avant le début de la seconde session, et minimum une semaine avant l'examen. S'il représente cette partie de l'examen, c'est le résultat de la seconde session qui interviendra pour le calcul final. La note de juin ne sera plus prise en compte. <p>Compléments d'information</p> <p>L'utilisation des logiciels d'IA génératives tels que chatGPT, GitHub copilot, ... est interdite pour l'assistance à la rédaction des rapports et du code source demandés dans le cadre de ce cours. Par ailleurs, les sources d'information externes doivent être systématiquement citées en respectant les normes de référencement bibliographique.</p>
Méthodes d'enseignement	<ul style="list-style-type: none"> • Cours magistral • Séances d'exercices
Contenu	<ul style="list-style-type: none"> • Représentation de l'information sous forme binaire (nombres entiers et réels, caractères, ...) • Logique combinatoire (portes logiques, construction de circuits simples) • Gestion de la mémoire (RAM, ROM, ...) • Circuits digitaux synchrones et rôle de l'horloge • Construction d'un microprocesseur simple • Entrées-Sorties et dispositifs de stockage • Langage d'assemblage
Ressources en ligne	<p> https://sites.uclouvain.be/LSINC1102/pfo/ https://moodle.uclouvain.be/course/view.php?id=4237 https://www.nand2tetrtris.org </p>
Bibliographie	<p> The Elements of Computing Systems, By Noam Nisan and Shimon Schocken (MIT Press) Notes de cours, disponibles via https://sites.uclouvain.be/LSINC1102/pfo/ </p>
Faculté ou entité en charge:	SINC

Programmes / formations proposant cette unité d'enseignement (UE)				
Intitulé du programme	Sigle	Crédits	Prérequis	Acquis d'apprentissage
Bachelier en sciences informatiques	SINC1BA	5		